54/74145

1-OF-10 DECODER/DRIVER (With Open-Collector Outputs)

DESCRIPTION — The '145 decoder/drivers are designed to accept BCD inputs and provide appropriate outputs to drive 7-segment numerical displays. All outputs remain OFF for all invalid binary input conditions. These devices are designed for use as indicator/relay drivers or as open-collector logic circuit drivers. Each of the high breakdown (15 V) output transistors will sink up to 80 mA of current.

- OPEN-COLLECTOR OUTPUTS
- 80 mA CURRENT SINKING
- 15 V GUARANTEED BREAKDOWN

ORDERING CODE: See Section 9

	PIN OUT	COMMERCIAL GRADE MILITARY GRADE		PKG
PKGS		V _{CC} = +5.0 V ±5%, T _A = 0° C to +70° C	$V_{CC} = +5.0 V \pm 10\%,$ $T_A = -55^{\circ} C \text{ to } +125^{\circ} C$	TYPE
Plastic DIP (P)	A	74145PC		9B
Ceramic DIP (D)	A	74145DC	54145DM	7B
Flatpak (F)	A	74145FC	54145FM	4L

INPUT LOADING/FAN-OUT: See Section 3 for U.L. definitions

PIN NAMES	DESCRIPTION	54/74 (U.L.) HIGH/LOW
$\begin{array}{c} A_0 - A_3 \\ \overline{O}_0 - \overline{O}_9 \end{array}$	BCD Inputs Outputs (Active LOW)	1.0/1.0 OC*/12.5

*OC-Open Collector

LOGIC SYMBOL







TRUTH TABLE INPUTS OUTPUTS Ō7 Ō₀ Ōı Ō2 Ō₃ Ō₄ Ō₅ Ō6 \overline{O}_8 Ō۹ Ao A₁ A2 Aз н н н н н н L L L L L н н н н н н L L L н L н н н н н н н н L н н н н н н н L L L н н н L L н н н L н н н н н н L L н L н н н н L н н н н н н н н н н L н н н н н L н L L н н L н н н н н н L н н н н н н L н н н н н н н L н н н н н н н н н н н н L L L L н L L н н н н н н н н н н L L н L н н н н н н н н н н н н H. н н н н н н L н н н н н L L н н н н н н н н н н н Н н L н н н н н н н н н н н н L н

H = HIGH Voltage Level L = LOW Voltage Level

LOGIC DIAGRAM



SYMBOL	PARAMETER	54/74		UNITS	CONDITIONS	
			Min	Max	••••••	
Vol	Output LOW Voltage		0.9	V	V _{CC} = Min, I _{OL} = 80 mA	
юн	Output HIGH Current			250	μA	V _{CC} = Max, V _{OH} = 15 V
lcc	Power Supply Current	хс		70	mA	V _{CC} = Max, V _{IN} = Gnd
		ХМ		62		

AC CHARACTERISTICS: V_{CC} = +5.0 V, T_A = +25°C (See Section 3 for waveforms and load configurations)

		54/74 CL = 15 pF RL = 100 Ω			CONDITIONS
SYMBOL	PARAMETER			UNITS	
		Min	Max	1	
tPLH tPHL	Propagation Delay A_n to \overline{O}_n		50 50	ns	Figs. 3-2, 3-20